

TWINBIRD

pdf

3.5

VL 351



■
 ■
 ■

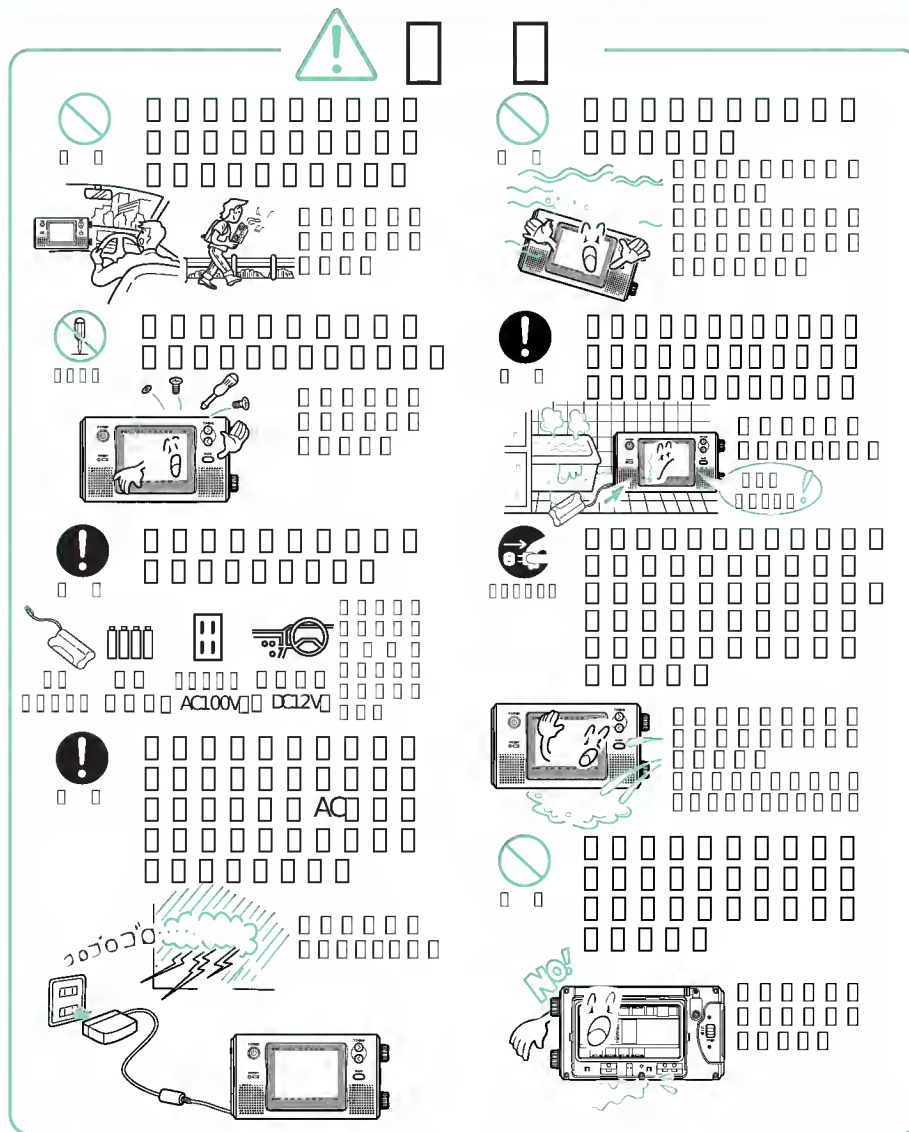
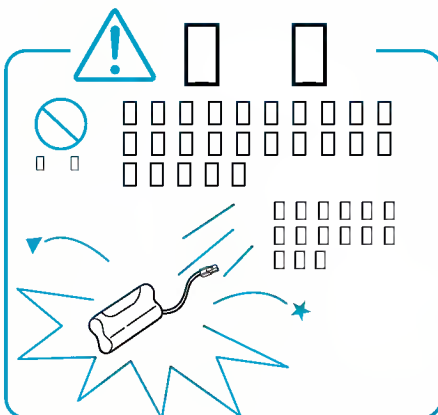
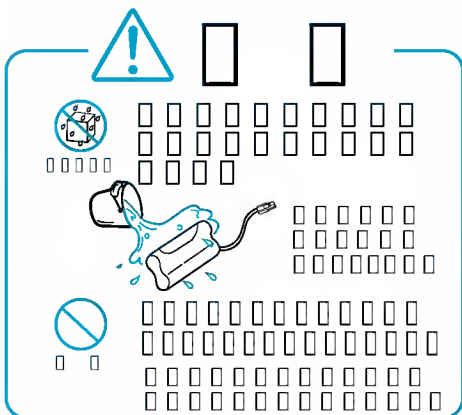
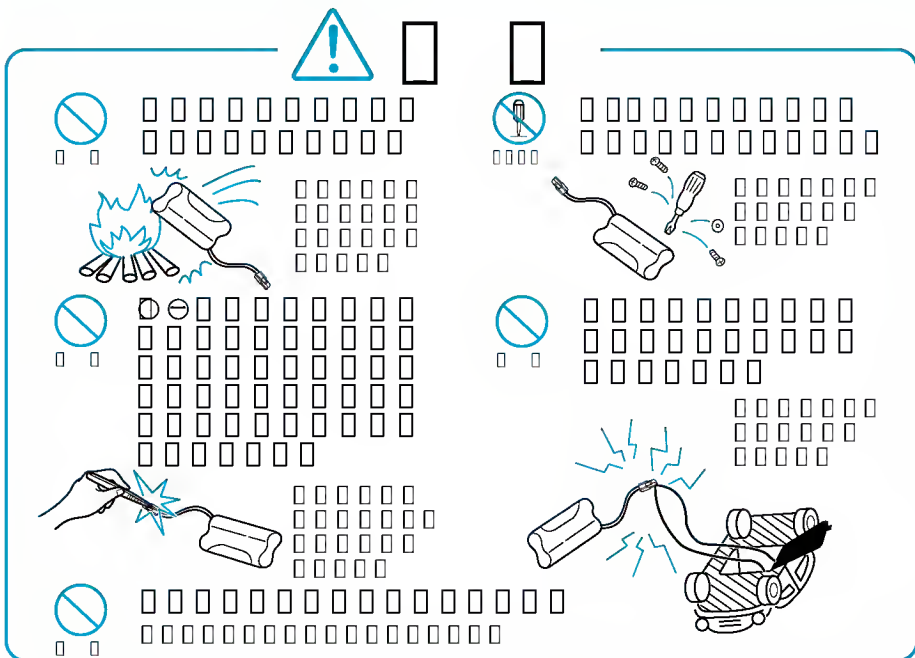
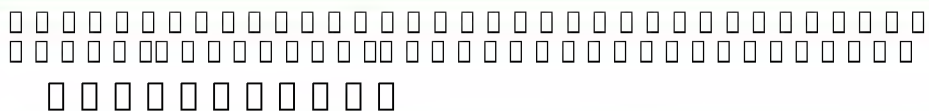
●

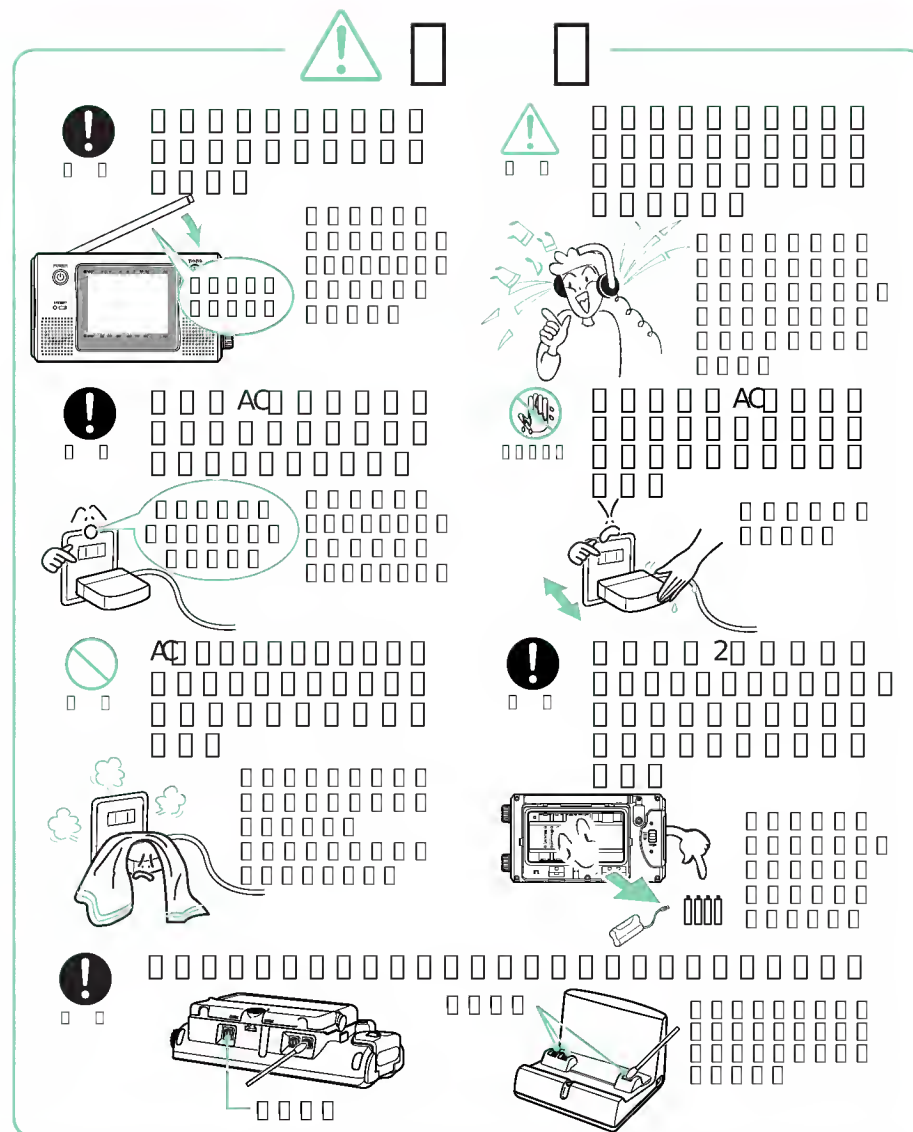
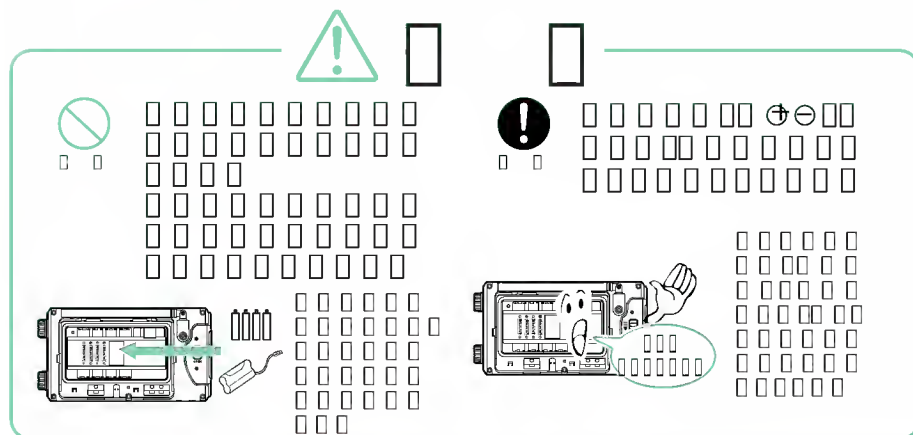
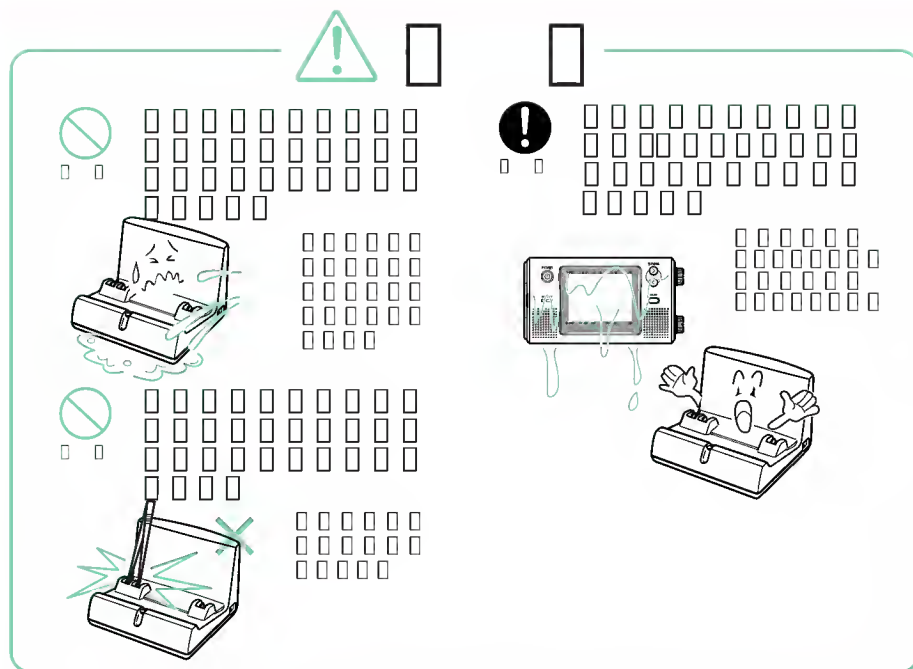
1 5
 6
 7 8
 9 12
 13 16
 17 18
 19
 20
 21 22

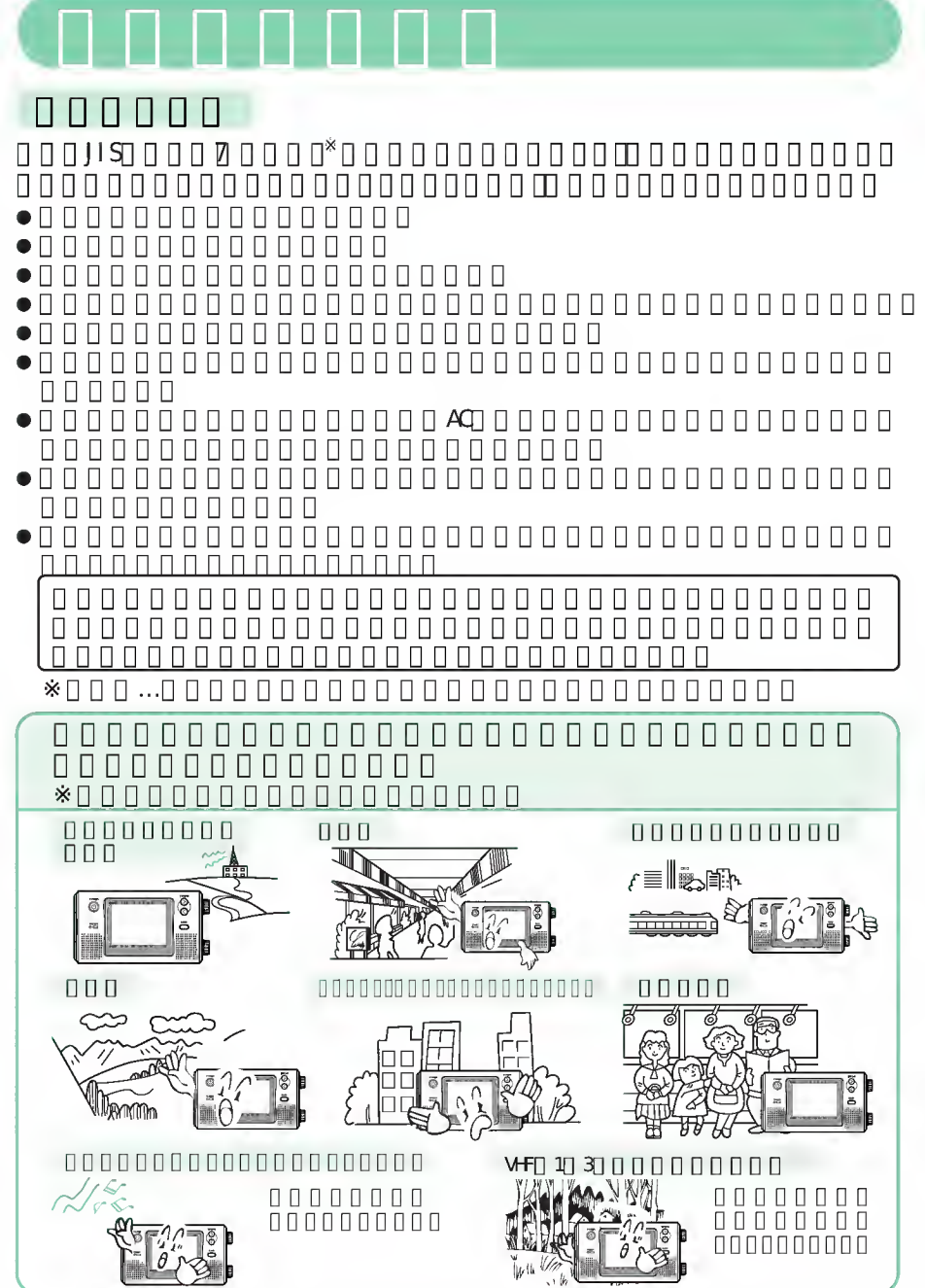
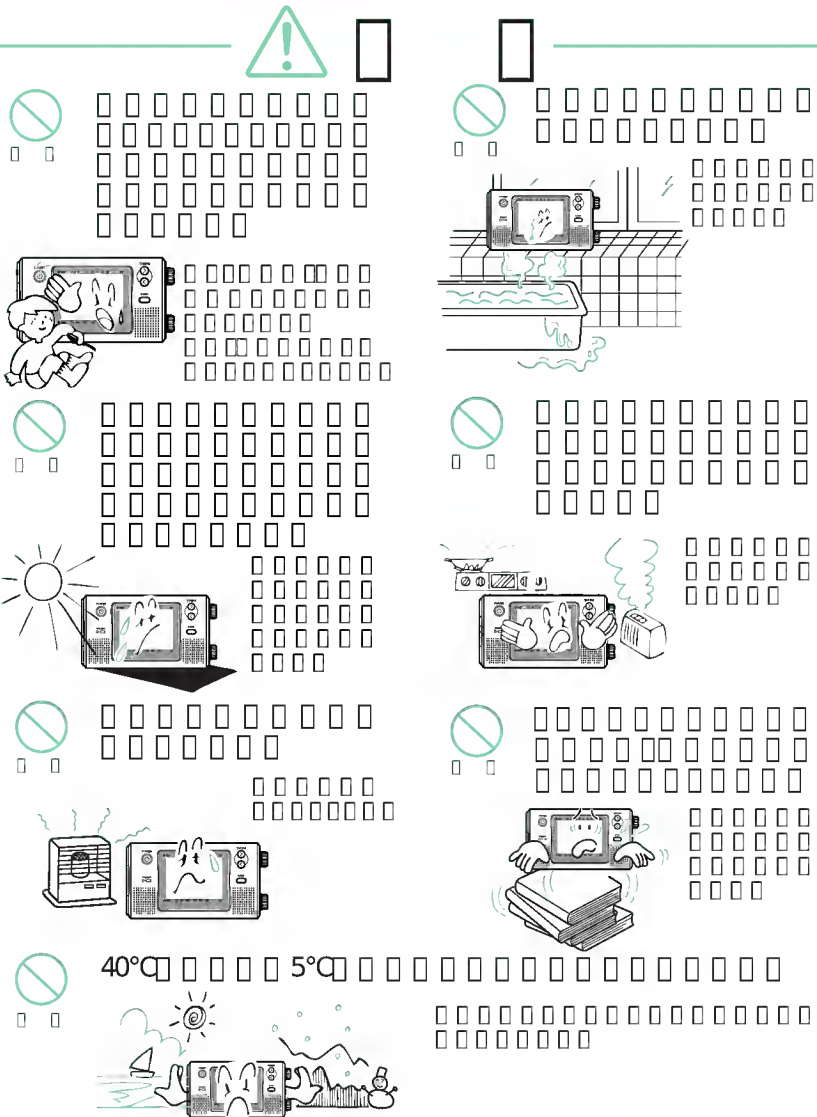
RX0403C



*
 *
 *
 *

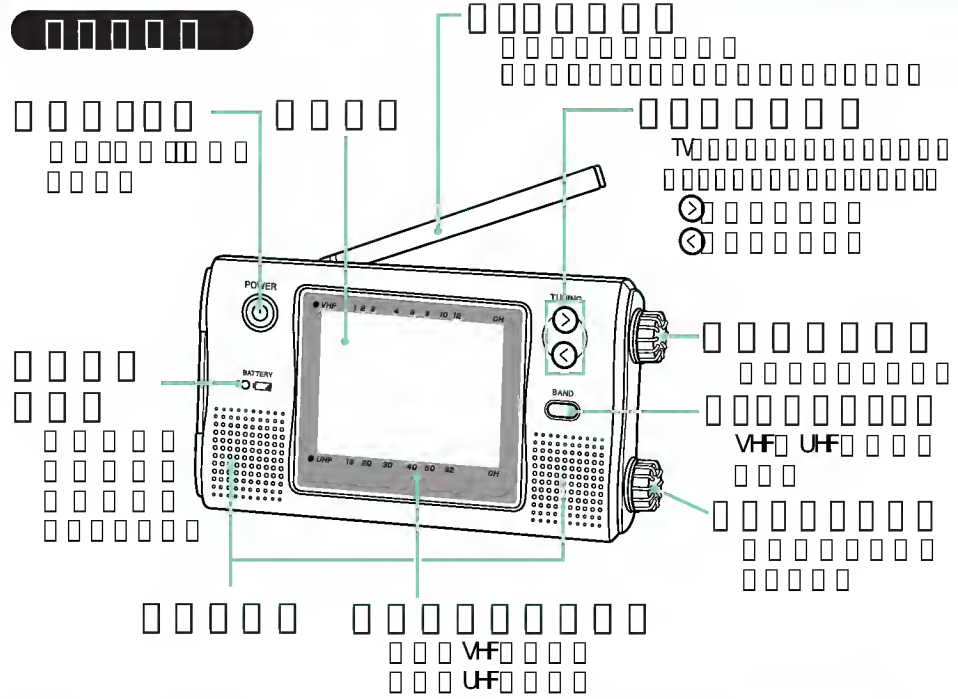




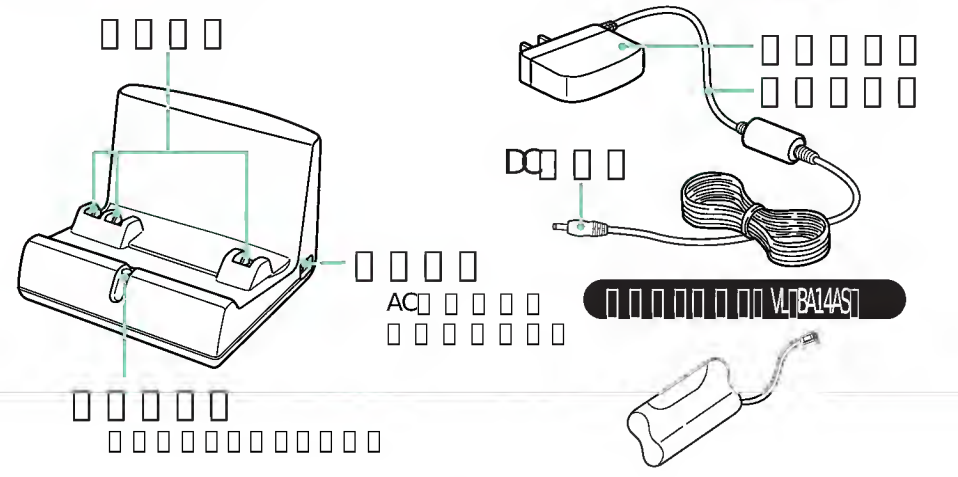




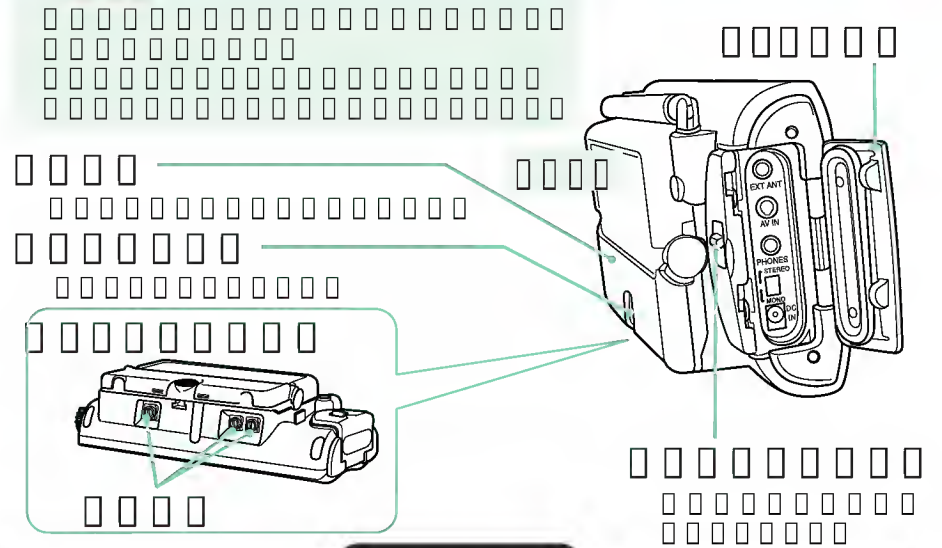
POWER



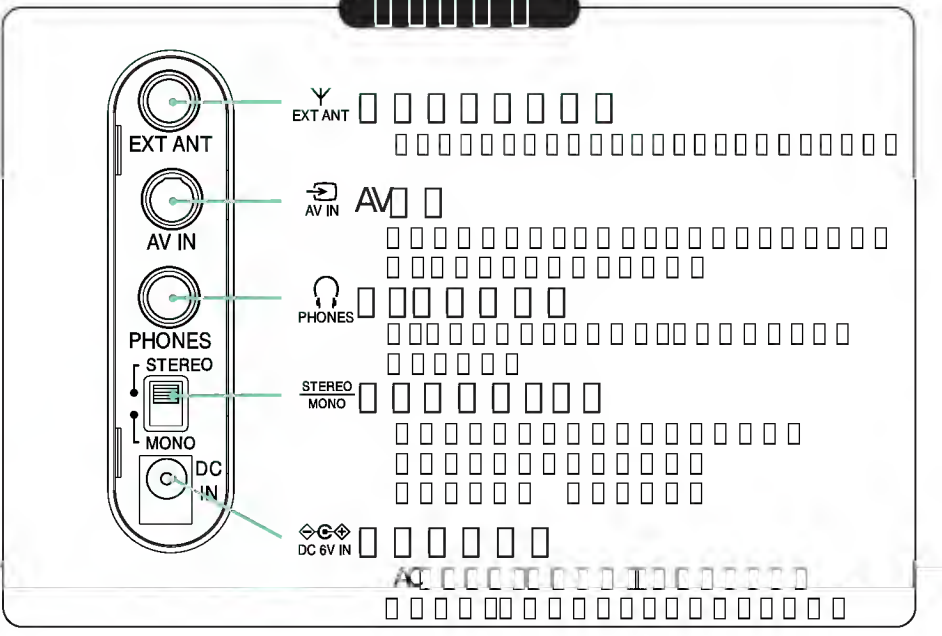
AC



AV IN



DC IN



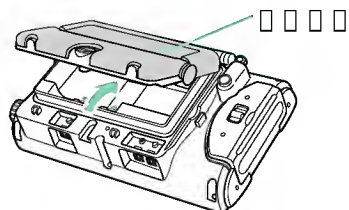
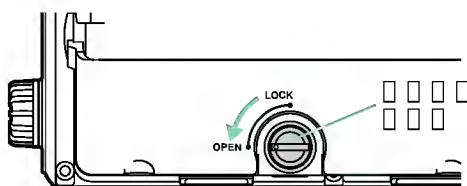
- □□□□□□□□ VLB_A14AS
- □3□□□□□□4□□□□□
- AC□□□□□□ VLB_CH26D
- □□□□□□□□ CH_I9200

[illegible]

①

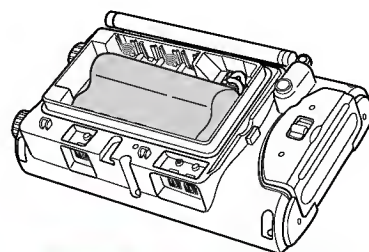
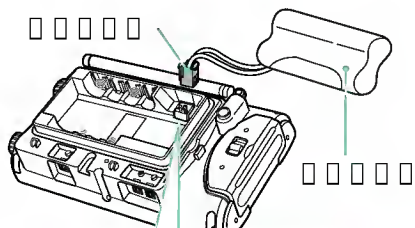
OPEN

②



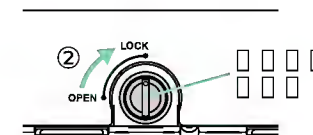
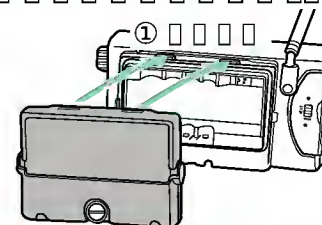
③ 


(4)

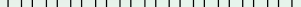


9

⑤ □□□□□□□□□□□□□□□□ LOOK □□□□□□□□□□

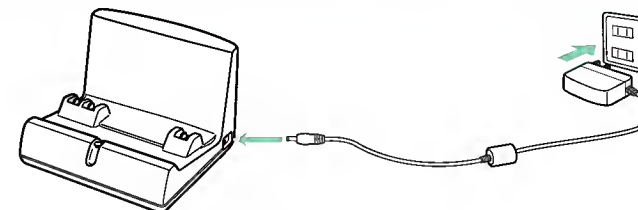


● 

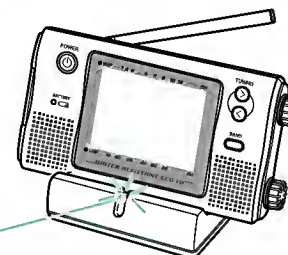
● 

2. ☐ ☐ ☐ ☐ ☐ ☐

① □ □ □ AC □



② □ □ □ □ □ □ □ □ □ □ □ □ □ □



③ □ 5□ □ □ □ □ □ □ □ □ □ □

A 4x20 grid of squares. The top row has 10 squares, the second row has 20 squares with the first one filled black, the third row has 10 squares, and the bottom row has 10 squares.

10

3

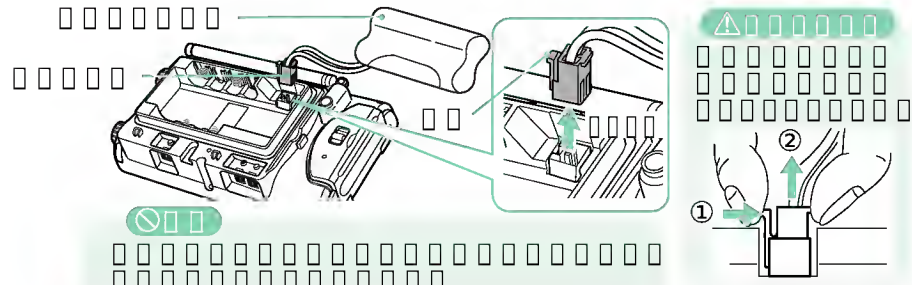
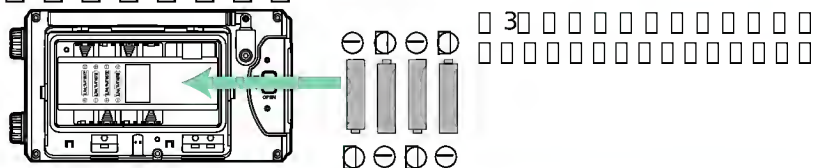
□ □ □ □ 3 □ □ □ □ □ □ □ □ □ 4 □ □ □ □ □ □ □ □ □ □ □ □

※

[illegible]



1. □ □ □ □ □ □ □ □ □ □ □ □

9

[illegible]

3. □ □ □ □ □ □ □ □ □ □

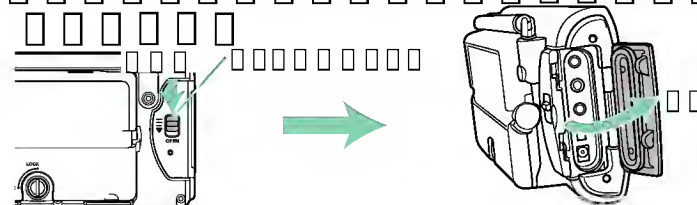
10

- 
- 

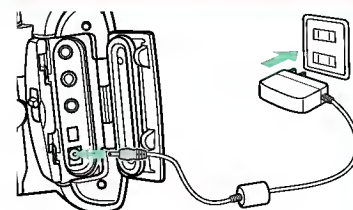
AC □ □ □ □ □ □ □ □ □ □ □ □ □ □ □

AC

1. □



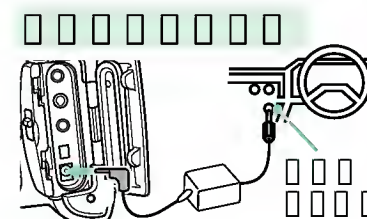
2. AC □

[illegible][illegible]

-
- [16-bit register row with 'AC' labels at bits 10, 12, and 15]
- AC [16-bit register row with 'AC' at bit 0 and 'OFF' at bit 15]
- [16-bit register row with 'AC' at bit 12]

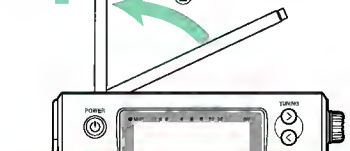
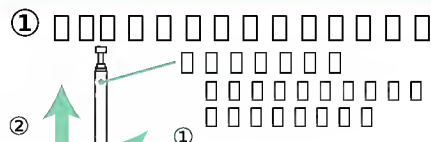
□ □ □ □ □ □ □ □ □ □ □ □ □ □

-

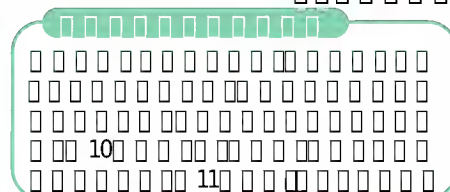


CH9200									
					DC12V				
					DC6V 750mA				
					EAI				

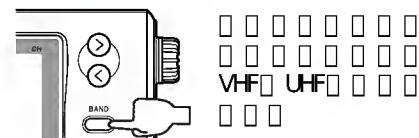
- 19



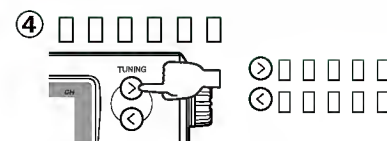
- [Grid of 10x10 boxes]
- [Grid of 10x10 boxes]
- [Grid of 10x10 boxes]



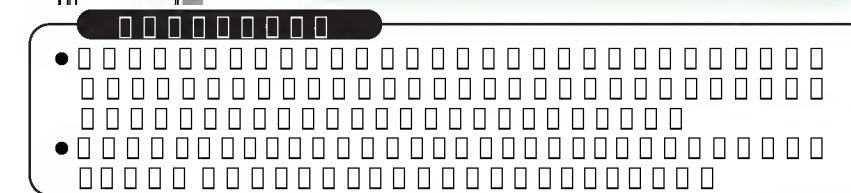
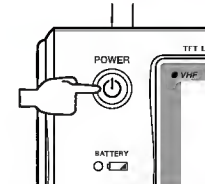
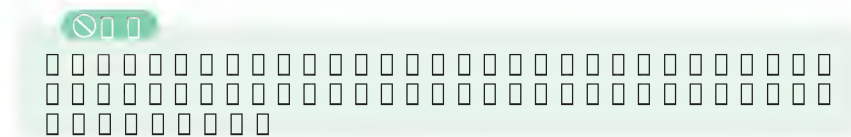
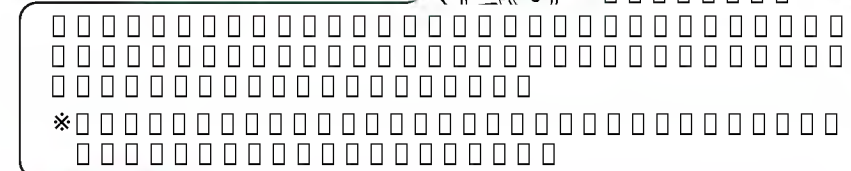
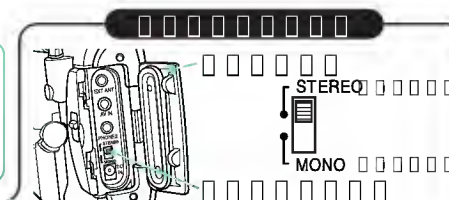
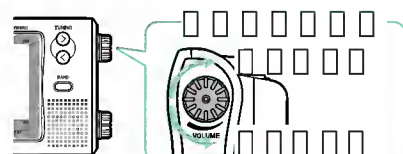
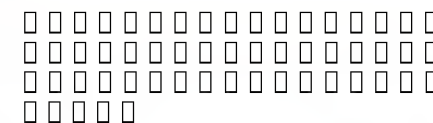
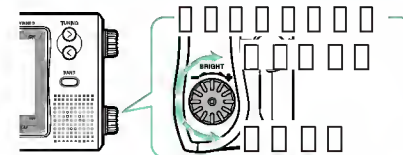
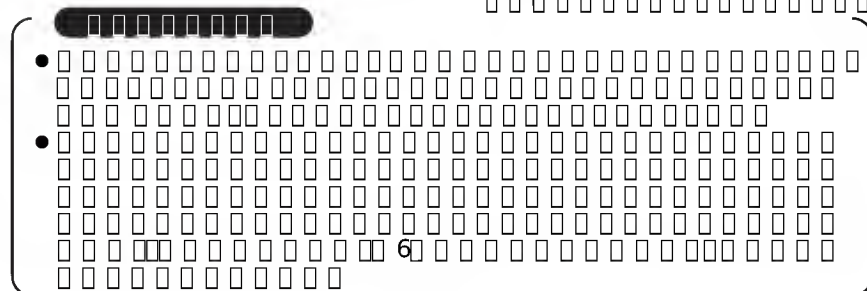
③ VHF 1 12ch UHF 13 62ch



VHF...
UHF...

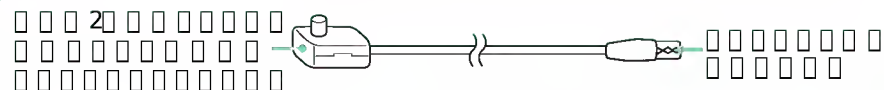


- [Grid of 10x10 boxes]
- [Grid of 10x10 boxes]
- [Grid of 10x10 boxes]



接続ケーブルの準備

接続ケーブルの長さを10mに調整します。



- 接続ケーブルの長さを10mに調整します。
- 接続ケーブルの長さを10mに調整します。

接続ケーブルの準備

接続ケーブルの長さを10mに調整します。

接続ケーブルの準備

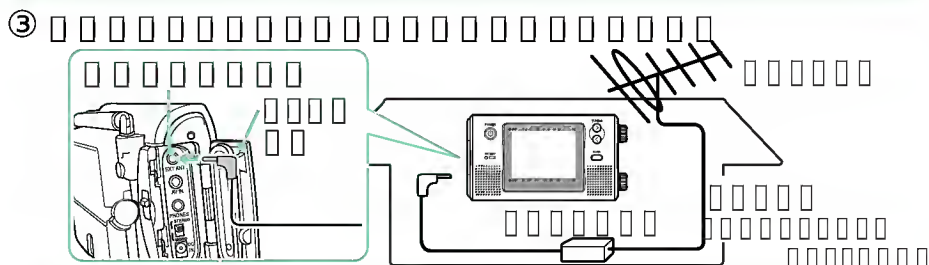
接続ケーブルの長さを10mに調整します。

- ① 接続ケーブルの長さを10mに調整します。

- ② 接続ケーブルの長さを10mに調整します。

接続ケーブルの準備

接続ケーブルの長さを10mに調整します。



接続ケーブルの準備

接続ケーブルの長さを10mに調整します。

接続ケーブルの準備

接続ケーブルの長さを10mに調整します。

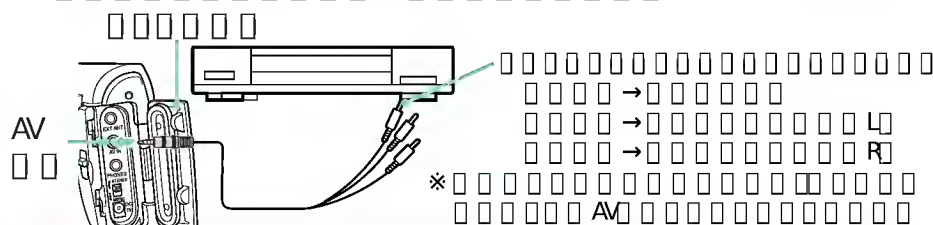
- 接続ケーブルの長さを10mに調整します。

- ① 接続ケーブルの長さを10mに調整します。

接続ケーブルの準備

接続ケーブルの長さを10mに調整します。

- ② 接続ケーブルの長さを10mに調整します。



接続ケーブルの準備

接続ケーブルの長さを10mに調整します。

- ① 接続ケーブルの長さを10mに調整します。

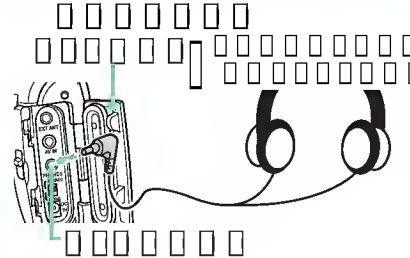
接続ケーブルの準備

接続ケーブルの長さを10mに調整します。

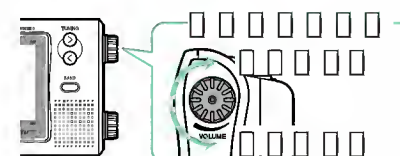
- ② 接続ケーブルの長さを10mに調整します。



- ③ 接続ケーブルの長さを10mに調整します。



- ④ 接続ケーブルの長さを10mに調整します。



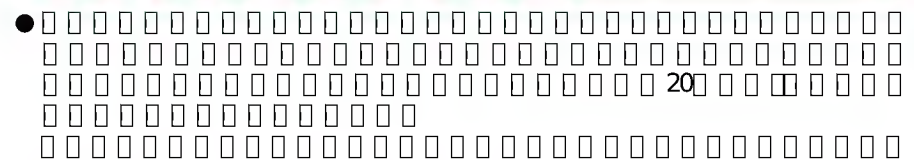
1718



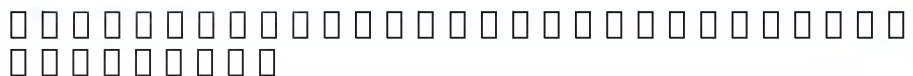
CH 9200	3675	3500
CH 9201	840	800
VL CH32	1260	1200
VL AF25	5250	5000

[illegible]

Ni-Cd

[illegible]

□ □ □ □	□ □ □	□ □
V□BA14AS	□ □ □ □ □ □	4□200□ □ □ □ □ 4□000□ □


[illegible]

- [illegible]

[illegible]



-

2.
 1.

3. 

- [illegible]

[illegible]

- 
- 

5. $\begin{pmatrix} \square & \square & \square & \square & \square & \square & \square & \square & \square & \square & \square & \square \\ \square & \square & \square & \square & \square & \square & \square & \square & \square & \square & \square & \square \\ \square & \square & \square & \square & \end{pmatrix}$

[illegible][illegible]

